

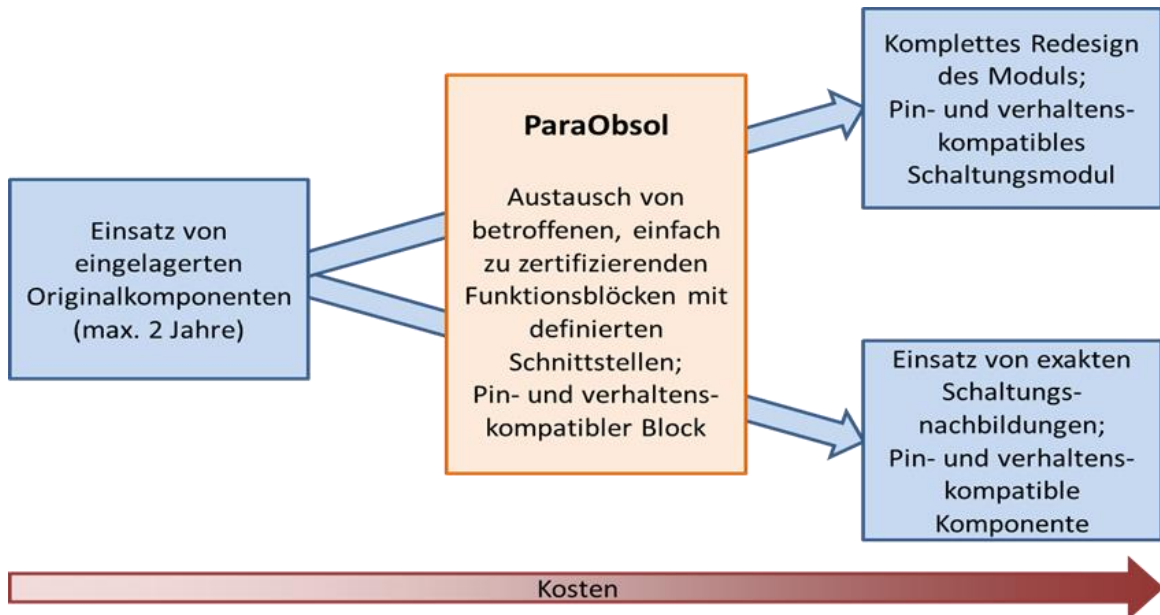
Obsoleszenz

Lösungsvorschläge bei Obsoleszenz-Problemen

Können Sie noch liefern oder haben Sie Obsoleszenz-Probleme?

Ihnen wurden wichtige Mikroelektronik-Bauelemente abgekündigt?

Mögliche Lösungsansätze:



ParaObsol
hilft Ihnen durch
Blockaustausch
&
Blockzertifizierung

Zu Risiken und Nebenwirkung fragen Sie bitte unsere Experten für
Entwurf, Verifikation und Test

Das Projekt wurde gefördert durch den Freistaat Bayern (IUK) und die EU (EFRE)



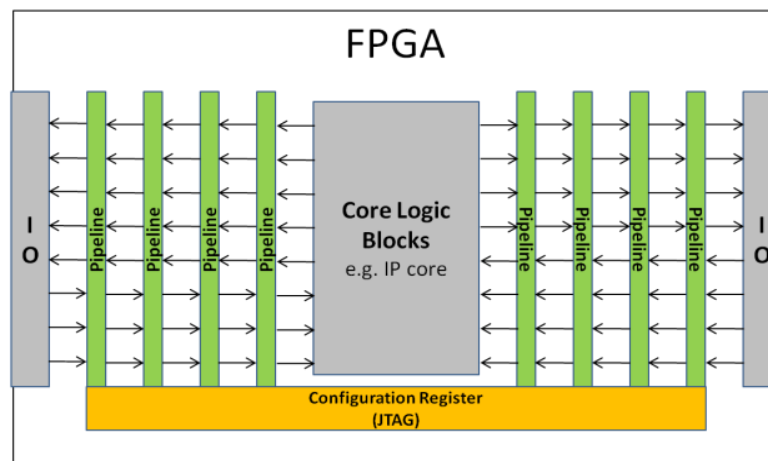
■ TESTHAUS AUS ÜBERZEUGUNG

Obsoleszenz

Unsere Vorgehensweise bei Abkündigungen

Im Rahmen des Förderprojektes „ParaObsol“ wurden Obsoleszenz-Management- und Rapid-Prototyping-Methoden erarbeitet, insbesondere für die Migration bzw. Nachbildung von obsoleten Mikroelektroniken auf der Basis von FPGA-Technologien.

Die Wiederverwendung des ursprünglichen Programm-Codes und der Austausch des obsoleten Bauelements werden z.B. durch konfigurierbare Signal- und Timing-Manipulationskonzepte unterstützt.



Die Programmierung und Konfiguration erfolgt Skript-gesteuert mit PYTHON über die standardisierte JTAG-Schnittstelle (IEEE 1149.1).

Durch die Programmierung mit VHDL ist eine technologieunabhängige Wiederverwendung sichergestellt. Es liegen Erfahrungen zu dieser Vorgehensweise für die automatische Umsetzung der Funktion von obsoleten Bauelementen in funktionsgleiche VHDL/ FPGA-Technologien aus verschiedenen Projekten vor.

Weitere Stichwörter:

- Blockaustausch und Blockzertifizierung
- VHDL/FPGA Design
- Rapid Prototyping
- Anpassung des zeitlichen und elektrischen Verhaltens
- Pipelining-Konzepte mit konfigurierbarem IO-Timing-Interface

