

# iPSI5sim

## Simulation von PSI5-Schnittstellen

**Hardware:** Simulation von bis zu **vier PSI5-Kanälen** \*) mit bis zu 189 kBit/s Bitrate  
**Systemintegration** über **CAN-Bus** (bis zu 1 Mbit/s)

**Software:** Unterstützte **Topologien:** **Point-to-Point, Parallel, Universal** und **Daisy Chain Bus** Modes

Unterstützte **Sensormodi:** **Single Sensor, Sensor Cluster** oder **Multi-Channel-Sensor** im **asynchron** oder **synchron** Modus

PSI5-**Schnittstellenparameter** konfigurierbar: **Bitrate, Bustiming, Länge** der Datenkommunikation

**Analogsignal-zu-PSI5-Umsetzer**

**Stromschnittstelle** mit einstellbaren Pegeln (0 mA bis 120 mA)

Generierung von **CRC-Prüfsummen** und **Paritätsbits**

Rückmeldung von **Fehlern** der PSI5-Schnittstelle über den CAN-Bus

Von einer 1:1-Umsetzung der Daten (z.B. Simulation eines Beschleunigungssensors) bis hin zur Implementierung von **kundenspezifischen Anforderungen** sind alle Optionen möglich (Softwareanpassung für kundenspezifische Anforderungen nötig).



**Mögliche Bitjitter, Slotjitter, Slotausfall, Prüfsummenmanipulation**

**Fehlerinjektionen:** Slotlängenmodifikation, **Startbitmanipulation**

automatisierte **Bussignalmanipulation**

Simulation **elektrischer Kurzschlüsse** (KL31, KL30, etc.)

\*) Unterstützt wird das PSI5-Protokoll V1.3 bis V2.2

Stand: 03.12.2019



■ TESTHAUS AUS ÜBERZEUGUNG